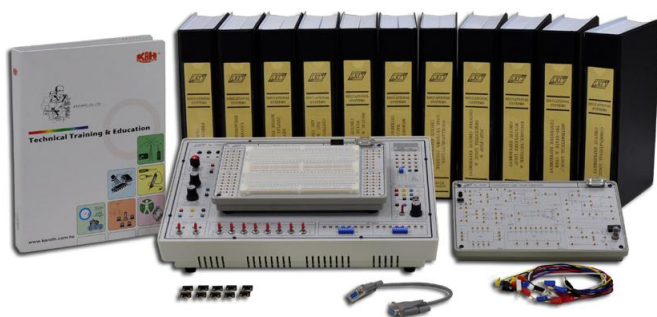




KL-310

Laboratorio Avanzado de Lógica Digital

Descripción

El diseño del entrenador tiene lógica de circuito CPLD/FPGA adecuado para combinar entre lógicas incluida la lógica secuencial con la interface del microprocesador y el diseño de circuitos y experimentos.

Es una herramienta ideal para aprender los fundamentos de la lógica de los circuitos digitales y el diseño de cursos de circuitos integrados.

Otra Información

- With OP Amp users can make the different kinds of ADC & DAC converter circuits experiment.
- Comprehensive power, signal source, 8 channels multiplexer and display unit to do the real-time measurement and analysis of the multi-signal for increasing the experiment efficiency.
- Use the optional universal expanding module for CPLD / FPGA download experiment
- Each Module has a power socket for connecting to main unit, and can be experimented individually.
- Provide many kinds of "Project Application Modules" for application purpose.

Listado de Experimentos

- Experimentos con circuitos lógicos combinacionales.
- Lógica aritmética tri- estado y experimento con el circuito convertidor de código.
- Experimento, circuito codificador, decodificador y multiplexor lógico.
- Experimento con el circuito Flip-Flop con lógica secuencial y contador.
- Oscillator, Pulse & Load Up / Down Counter Circuit Experiment.
- Experimento con el circuito contador de pulsos de carga incremental y decremental, oscilador.
- Experimento con el circuito Generador de pulsos con un temporizador digital y analógico.
- Experimento comparación continua, SAC (conversor de aproximación sucesiva) y la conversión ADC de doble pendiente.
- Teclado y Pantalla para control de posición de un motor.
- Proyecto de Reloj digital de precisión ajustable.
- Experimento con el módulo universal, tablero de circuitos CPLD.